Б1.В.ДВ.03.02 Микропроцессорные системы интервального регулирования движения поездов

Объем дисциплины (модуля) **4 ЗЕТ (144 час)**

ЦЕЛЬ И ЗАДАЧИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)
Цель дисциплины: формирование у обучающихся знаний о принципах функционирования микропроцессорных систем интервального регулирования движения поездов, навыков обеспечения надежности и безопасности их функционирования, а также овладение принципами проектирования и обслуживания этих систем. Задачи дисциплины: сформировать теоретические принципы функционирования микропроцессорных систем управления движением поездов; привить навыки правил и условий эксплуатации микропроцессорных систем управления движением поездов.

ФОРМИРУЕМЫЕ КОМПЕТЕНЦИИ
ПК-8: готовностью к внедрению результатов разработок средств и систем автоматизации и управления в производство
:
:
:
:
:
:
:
:
:
ПК-15: способностью настраивать управляющие средства и комплексы и осуществлять их регламентное эксплуатационное обслуживание с использованием соответствующих инструментальных средств
:
:
:
:
:
:
:
:
:
ПК-17: готовностью производить инсталляцию и настройку системного, прикладного и инструментального программного обеспечения систем автоматизации и управления
:
:
:
:
:
:
:
:
:

В результате освоения дисциплины обучающийся должен

Знать: методы и способы построения микропроцессорных систем управления движением поездов
Уметь: настраивать, осуществлять регламентное эксплуатационное обслуживание средств и систем управления движением поездов
Владеть: внедрения средств и систем управления движением поездов

СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)
Раздел 1. Микропроцессорные СИРДП
Раздел 2. Системы контроля перегона