

Б1.В.ДВ.03.02 Микропроцессорные системы интервального регулирования движения поездов

Объем дисциплины (модуля) 2 ЗЕТ (72 час)

ЦЕЛЬ И ЗАДАЧИ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

Цель дисциплины: формирование у обучающихся знаний о принципах функционирования микропроцессорных систем интервального регулирования движения поездов, навыков обеспечения надежности и безопасности их функционирования, а также овладение принципами проектирования и обслуживания этих систем.

Задачи дисциплины: сформировать теоретические принципы функционирования микропроцессорных систем управления движением поездов; привить навыки правил и условий эксплуатации микропроцессорных систем управления движением поездов.

ФОРМИРУЕМЫЕ КОМПЕТЕНЦИИ

ПК-1: Способен поддерживать в исправном состоянии системы, оборудование и устройства сигнализации, централизации и блокировки железнодорожной автоматики и телемеханики (СЦБ ЖАТ)

ПК-1.3: Демонстрирует способность к освоению и внедрению прогрессивных методов технического обслуживания, ремонта и монтажа устройств и систем СЦБ ЖАТ

ПК-1.2: Имеет навыки контроля технического состояния оборудования, устройств и систем СЦБ ЖАТ

ПК-1.1: Знает устройство, принципы действия, технические характеристики, конструктивные особенности приборов, оборудования, устройств и систем СЦБ ЖАТ

В результате освоения дисциплины обучающийся должен

Знать: методы и способы построения микропроцессорных систем управления движением поездов

Уметь: настраивать, осуществлять регламентное эксплуатационное обслуживание средств и систем управления движением поездов

Владеть: методологией построения микропроцессорных систем управления движением поездов

СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Раздел 1. Микропроцессорные СИРДП

Раздел 2. Системы контроля перегона